

UNIVERSITY OF MYSORE
ಮೈಸೂರು ವಿಶ್ವವಿದ್ಯಾನಿಲಯ



*We, the Chancellor, the Pro-Chancellor, the Vice-Chancellor and
Members of the Syndicate of the University of Mysore
do hereby certify that*

ಮೈಸೂರು ವಿಶ್ವವಿದ್ಯಾನಿಲಯದ ಕುಲಾಧಿಪತಿಗಳು, ಸಮಕುಲಾಧಿಪತಿಗಳು, ಕುಲಪತಿಗಳು
ಹಾಗೂ ಸಿಂಡಿಕೇಟಿನ ಸದಸ್ಯರಾದ ನಾವು

PRAVEEN.J

has been awarded the Degree of
ಅವರು ನಗದಿತ ಪರೀಕ್ಷೆಯಲ್ಲಿ ಉತ್ತೀರ್ಣರಾಗಿದ್ದುದರಿಂದ

DOCTOR OF PHILOSOPHY
in
Electronics

ಡಾಕ್ಟರ್ ಆಫ್ ಫಿಲಾಸಫಿ

*on being duly satisfied to have passed the prescribed examination
ನಗದಿತ ಪರೀಕ್ಷೆಯಲ್ಲಿ ಪ್ರಮಾಣ ಮಾರ್ಪಡಿಸಿದುದನ್ನು ಪ್ರಮಾಣೀಕರಿಸುತ್ತದೆ*

Title of the Thesis

**"Bist Based Low Power Transition Test Pattern Generation for Minimizing Test Power in VLSI
Circuit"**

Prepared the thesis in English Language as per 2004 Regulation

Under the guidance of

Dr. M.N.Shanmukha Swamy

Given under the seal of the University
ವಿಶ್ವವಿದ್ಯಾನಿಲಯದ ಮೊಹೂರಿನೊಡನೆ ನೀಡಲಾಗಿದೆ



Date of Completion
ಛಾಪಿಸಿದುದಿನದ ದಿನಾಂಕ

12/03/2018

Mysore / ಮೈಸೂರು

SLNo. / ಕ್ರಮ ಸಂಖ್ಯೆ 2191



(Signature)
Vice-Chancellor
ಕುಲಪತಿ

(Signature)

For the Registrar & Controller
of Examinations
11-219-219, U.M.

**Professor Profile**

Status

Appl. # (RSRI)

Professor Name

Email ID

Edit | VTU | Non-VTU

Approved

900 (VTU0618900)

↓ DR. PRAVEEN J

praveenj_vishruth@yahoo.in


V.T.U. CHIVLA
V.T.U. Institute of Law & Technology
CHIVLA, MIDC - 591 224, Dist. Belagavi